

건국대학교 혼성 신호 회로 연구실

지도교수:

김진태 교수



연구실 현황:

위치: 신공학관 1104호

석사과정 6명, 석박사 통합과정 3명

연구분야:

혼성 신호 CMOS 회로 설계

CMOS A/D & D/A Converter

저전력 센서 인터페이스 in CMOS



<2017/2 반도체 학술대회 연구실 참여 기념>

졸업생 취업 현황: 석사 졸업자 3명, 박사 졸업자 0명

오군석 (석사, 2016): LG 실리콘 웨어,

이희준 (석사, 2017): 삼성전자 반도체 파운드리 사업부

서범규 (석사, 2018): 삼성전자 반도체 파운드리 사업부

건국대학교 혼성 신호 회로 연구원 모집

- 기간: 2018/07/01 - 2018/08/31 + 대학원 진학시 연속해서 랩에 잔류
- 모집 대상
 - 건국대 전자공학과 4학년생중 대학원 진학 후 집적회로 설계 분야 전공 희망자
- 모집 요건
 - 전자회로 2 수강 (필수)
 - 아날로그 집적회로 수강 (선호)
 - 건국대 혼성 신호 회로 실험실 대학원 진학 희망자 (선호. 필수는 아님)
- 조건
 - 자율 출퇴근 (주 40시간 이상 연구 조건) + 저녁 식대
 - 월급:
 - 대학원 진학희망자: 등록금 + 생활보조비 국내 최고 수준
 - 대학원 미진학자: 지도교수님과 상담후 정함
- 관심있는 학생은 jintae.kim@msel.konkuk.ac.kr로 직접 문의하거나 박사과정 박현민(hm.park@msel.konkuk.ac.kr)에게 메일후 상담후 결정